

科目名	回路設計（論理設計） Design of Circuit			担当教員	本田 道隆		
学 年	5 年	学 期	通年	履修条件	必修	単位数	2
分 野	専門	授業形式	講義・演習	科目番号	16132039	単位区分	学修単位
学習目標	実際の IC を用いて回路設計することにより回路理論を実践的に応用する設計技術を身につけることが(B-3)の目標の具体的内容である。PIC などのμプロセッサを使用しない配線論理の演習とする。さらにチームで設計、製作、動作確認を行い、プロジェクトを成功に導く過程を通して目標の達成をねらう。つまり、チーム内での役割を決め、自分の責任範囲を明確にし、さらにメンバーとの討論や相談を適切に行いながら与えられた時間内に仕事を仕上げ、それを他のメンバーが理解しやすい資料を作成して説明できる一連の総合能力を得ることも学習目標である。						
進め方	3～5 名のメンバーで班を作り、その班単位で活動する。前半は回路仕様を指導教員が与え、ガイドに沿って設計し動作確認を行う。後半は課題解決演習（Project Based Learning）である。ガイダンスの後、各班で実現させたいユニットを企画し必要な資料を作成する。教員参加のもとに仕様をレビューした後、分担して回路図を設計する。さらに、レビューの後、製作を行い、動作確認を行って完成となる。チーム内の役割分担やメンバーの評価も学生が主体的に行う。教材はプリントを適宜配布する。						
学習内容	学習項目（時間数）			学習到達目標			
	1. 基本論理回路の復習（4） （1）ガイダンスと授業計画の説明 （2）基本的 IC の種類と動作 2. 設計の基礎と演習（20） （1）スイッチ、LED などの取り扱い （2）設計例を用いた設計要点の説明、およびその回路の試作と動作確認			・技術開発・設計における技術者に必要なルールをわきまえる。（A-1） ・IC のデータシートを見て電子部品の働きや見方を説明できる。（B-3） ・スイッチ、LED、カウンタなどの基本素子を中心とした回路の特徴を説明できる。（B-3） ・作成した回路の動作確認により問題発見と解決手段の考案ができる。（B-3）			
	理解度テスト（1）						
	試験返却・解説（1）						
	3. PBL 演習（35） （1）PBL ガイダンス （2）仕様決定 ・調査、仕様検討 ・時間や資材の制約条件を踏まえた実現性検討 ・要求仕様書作成、教員を含むレビュー、発表 （3）具体設計 ・設計仕様作成（回路図、タイミングチャート） ・CPLD を用いた回路の設計手順 ・プリント基板作製を含む製作用資料作成 （4）回路作成 （5）動作確認、デバッグ （6）総合発表会 ・チーム活動報告、設計資料の発表			・チームワークの利点を知り、自分の役割を適正に実行し、時間内に仕上げるができる。（C-3） ・要求仕様書を理解し全体の作業計画を立案できる。（B-3） ・仕様書を基に作業手順を踏まえて最終製作物の完成に繋げられる。（C-3） ・設計における相互レビューの重要性を理解して説明することができる。（A-1） ・仕様決定の討論や発表において、自分の意見を分かりやすく述べることができる。（D-1） ・自己の活動内容とチームの活動内容をまとめ、総合報告書で分かりやすく説明することができる。（D-1）			
	後期期末試験（理解度テスト）						
	試験返却・解説（1）						
評価方法	設計技術の理解と応用力（B-3）は理解度テストで 50%、総合報告書の個人的活動記録の内容で 50% の評価を行う。目標(C-3)達成度の評価は理解度テストで 30%、総合報告書の記載内容で 50%、教員とメンバー間の相互業績評価 20%によって評価する。技術者の責任意識（A-3）は理解度テスト 30%、総合報告書の内容で 70%の評価を行う。適正な表現力（D-1）は発表姿勢と総合報告書全体の記述内容で評価する。全体評価は、（A-3）10%、（B-3）40%、（C-3）30%、（D-1）20%として単位認定を行う。						
履修要件	特になし						
関連科目	論理回路（3 年）→計算機ハードウェア（4 年）→[論理回路設計]→（ディジタル工学（専攻科 2 年）） 論理回路で学習する組み合わせ回路と順序回路の知識を必要とする。						
教 材	プリントを配布する。また、実験で用いる部品も支給する。						
備 考	・この科目は指定科目です。この科目の単位修得が卒業要件となりますので、必ず修得して下さい。 また、この科目の再試験は実施できません。						