

科目名	電子回路			担当教官	國井洋臣		
学年	情報工学科3年	学期	通年	履修条件	必修	単位数	2
分野	専門	授業形式	講義	科目番号	08I03_30620	単位区分	履修単位
学習目標	コンピュータや家電製品に代表される各種エレクトロニクス機器に組み込まれている半導体ICなどの構成要素であるトランジスタやダイオードの特性を理解させる。また、これらを使った各種の基本・応用アナログ回路およびデジタル回路を示し、さらに、オペアンプを使った応用回路についても平易に講述する。						
進め方	各学習項目ごとに、それぞれの学習内容について講義する。また、学習項目に応じて課題を与え、レポートを提出させる。(1学年、2学年で使った電気の教科書に載っている様々な回路の電圧・電流値の算出計算をもう1度やってみる。特に、コンデンサの特性や回路内での動作は十分復習しておくこと。また、トランジスタは初めてなので授業後の復習を忘れないこと。)						
履修要件	特になし						
学習内容	学習項目(時間数)			学習到達目標			
	1.抵抗回路の電流、電圧(2) 2.半導体とは(2) 3.ダイオードの構造と動作(2) 4.トランジスタの構造と動作(2) 5.トランジスタの特性(2) 6.hパラメータと定格(2) 7.簡単なトランジスタ増幅回路の計算演習(2) 8.前期中間試験(2) 9.その他半導体の種類と動作(2) 10.電界効果トランジスタの種類と特性(2) 11.トランジスタの特性図とバイアス 12.交流増幅回路の構成と動作(2) 13.交流増幅回路の交流等価回路(2) 14.周波数による増幅度の変化(2) 15.交流増幅回路の増幅度の算出(4) 16.前期期末試験(2) 17.試験問題の解答と授業評価アンケート(2) 18.負帰還増幅回路の構成と動作(2) 19.負帰還増幅回路の簡易等価回路(2) 20.負帰還増幅回路の増幅度の算出(2) 21.エミッタフォロア回路の構成と動作(2) 22.オペアンプを使った増幅回路(2) 23.オペアンプを使ったアナログ演算回路(2) 24.増幅度の計算演習(2) 25.後期中間試験(2) 26.TTL-ICの内部回路構成と動作(2) 27.シュミット回路の構成と動作(2) 28.発振回路(オペアンプの回路含む)(2) 29.D/Aコンバータの構成と動作(2) 30.A/Dコンバータの構成と動作(2) 31.変復調方式・回路(AM,FM,PM)(2) 32,33.変復調方式(PCM)(4) 34,35.学年末試験(2)、テスト返却、解答(1)			半導体の構造・仕組みを理解できる。 D2:1-3 ダイオード、トランジスタの特性が理解できる。 D2:1-3 トランジスタ交流増幅回路の動作原理を理解できる。 D2:1-3 増幅度の算出ができる。 D2:1-4 負帰還増幅回路を理解できる。 D2:1-3 負帰還増幅回路の増幅度の算出ができる。 D2:1-4 オペアンプの応用回路の動作を理解できる。 D2:1-4 TTL-ICの内部回路の動作を理解できる。 D2:1-3 発振回路を理解できる。 D2:1-3 D/A・A/Dコンバータ回路を理解できる。 D2:1-3 各種変復調回路・方式を理解できる。 D2:1-3			
評価方法	定期試験90%、レポート、小テスト、ノートを10%の比率で総合評価する。 ただし、定期試験の成績で十分評価できる者については定期試験を100%とすることがある。						
関連科目	基礎電気工学(1年)、電気回路I(2年)、電磁気学(4年)						
教材	教科書:文科省検定「電子回路」コロナ社 参考書:松下電器工学院編著「基礎電子工学」電子回路編I,II						
備考	特になし						