電子制御工学科 平成22年度

存 日名         Computer Engineering II         担当利則         近時代史           学年         5年         学期         後期         履修条件         選択         単位区別         加藤信           分野         専門         授業形式         講義         科目番号         10.005_30652         単位区別         履修           学習目標         電子制工学・フェースの(ハードウェアを中心)に関する基本的な 知識および理解力を習得させる。すなわち、計算機工学に関連する様々な要素を個別具体的に理解することを目標とする。           教科書に沿って講義する。また、関連事項を調査し、レポートとして提出させる。適宜,練習問題・類題のレポート・小テストを課する。           学習項目 (時間数)         学習到達目標           1 投業ガイダンス、計算機工学に関連する。           第2 項目 (時間数)         学習到達目標           1 投業ガイダンス、計算機工学に関連する。           第3 所有演算装置(2)           3 算術演算装置(2)           4 その他の演算装置(2)           3 算術演算装置(2)           4 子の他の演算装置(2)           3 日本の大田・大田・大田・大田・大田・大田・大田・大田・大田・大田・大田・大田・大田・大	电丁咖啡工-		F 1 44 144 234		ı	1		十八22十反
学 年 5 年   学 期   後期   極勝条件   選択   単位数   1   分 野 南門   授業形式   調養   科目番号   10005_30852   単位区列   履修   元 千   元 千   元 千   元 1   元	科目名	計算機工学 Computer Engineering II			担当教員	近藤祐史		
### ### ### ### ### ### ### ### ### ##					履修条件	選択	単位数	1
学習目標	分 野							
選の カ   レポート・小テストを譲す。		知識および理解力を習得させる。すなわち、計算機システム(演算装置、制御装置、記憶装置および入出力装置) の基礎に関する事項について学習し、計算機工学に関連する様々な要素を個別具体的に理解することを目標とする。						
1. 授業ガイダンス,計算機工学 の復置(2)       (2)       演算アーキテクチャ(2)       演算装置について理解する。         3. 算術演算装置(2)       (4) その他の演算装置(2)       (5) ALUアーキテクチャ(2)       (5) ALUアーキテクチャ(2)       (6) メモリーアーキテクチャ(2)       (6) メモリーアーキテクチャ(2)       (7) 中間まとめ(2)       (7) 中間まとり、(7) 中間まとめ(2)       (7) 中間まとめ(2)       (7) 中間まとめ(2)       (7) 中間まとめ(2)       (7) 中間まとめ(2)       (7) 中間まとめ(2)       (7) 中間まとめ(2)	進め方	) <del> </del>						
2. 演算アーキテクチャ(2)       演算装置について理解する。         3. 算術演算装置(2)       4. その他の演算装置(2)         5. ALUアーキテクチャ(2)       メモリについて理解する。         7. 中間まとめ(2)       メモリについて理解する。         (後期中間試験](2)       8. 試験の解答、仮想メモリ(2)         9. キャッシュ(2)       10. 入出力アーキテクチャ(2)         11. 入出力制御(2)       入出力装置について理解する。         12.1.2       通信アーキテクチャ(2)         13. 通信制御(2)       通信アーキテクチャについて理解する。         14. ネットワークアーキテクチャ(2)       通信アーキテクチャについて理解する。         (後期期未試験       15. 試験の返却と解答(2)         評価方法       試験 7 0 % , レポート・小テスト 3 0 %の比率で総合的に評価する。         履修要件       関連科目         財政・ディジタル回路 , ディジタル回路 , ディジタル回路 , 計算機工学         教 材       教科書: 柴山漂著「コンピュータアーキテクチャの基礎」近代科学社						学習:	到達目標	
3 . 算術演算装置(2) 4 . その他の演算装置(2) 5 . ALU アーキテクチャ(2) 6 . メモリーアーキテクチャ(2) 7 . 中間まとめ(2)  「後期中間試験](2) 8 . 試験の解答 . 仮想メモリ(2) 9 . キャッシュ(2) 11 . 入出力形部(2) 12 . 通信アーキテクチャ(2) 13 . 通信制御(2) 14 . ネットワークアーキテクチャ(2) 後期期未試験 15 . 試験の返却と解答(2)  評価方法  試験7 0% , レポート・小テスト3 0%の比率で総合的に評価する。  履修要件 関連科目 ディジタル回路 , ディジタル回路 , 計算機工学 教 材 教科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社	学習内容				演算装置			
5 . ALU アーキテクチャ(2)       6 . メモリーアーキテクチャ(2)         6 . メモリーアーキテクチャ(2)       7 . 中間まとめ(2)         学習内容       [後期中間試験(2)         8 . 試験の解答,仮想メモリ(2)       9 . キャッシュ(2)         1 1 . 入出力制御(2)       入出力装置について理解する。         1 2 . 通信アーキテクチャ(2)       通信アーキテクチャについて理解する。         1 3 . 通信制御(2)       通信アーキテクチャについて理解する。         1 4 . ネットワークアーキテクチャ(2)       後期期末試験         1 5 . 試験の返却と解答(2)         評価方法       試験70%,レポート・小テスト30%の比率で総合的に評価する。         履修要件         関連科目       ディジタル回路 ,ディジタル回路 ,ディジタル回路 , 計算機工学         教 材       教科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社		3 . 算術演算装置(2)				メモリについて理解する。		
6 . メモリーアーキテクチャ(2)		4 . その他の演算装置(2)						
7 . 中間まとめ(2)								
[後期中間試験](2)					メモリに			
学習内容       8 . 試験の解答,仮想メモリ(2)         9 . キャッシュ(2)       1 0 . 入出力アーキテクチャ(2)         1 1 . 入出力制御(2)       入出力装置について理解する。         1 2 . 通信アーキテクチャ(2)       通信アーキテクチャについて理解する。         1 3 . 通信制御(2)       1 4 . ネットワークアーキテクチャ(2)         後期期末試験       1 5 . 試験の返却と解答(2)         評価方法       試験 7 0 % , レポート・小テスト 3 0 %の比率で総合的に評価する。         履修要件       関連科目         第本科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社								
9 . キャッシュ(2) 1 0 . 入出力アーキテクチャ(2) 1 1 . 入出力制御(2) 1 2 . 通信アーキテクチャ(2) 1 3 . 通信制御(2) 1 4 . ネットワークアーキテクチャ(2)  接期期末試験 1 5 . 試験の返却と解答(2)  評価方法  「競撃 7 0% , レポート・小テスト3 0%の比率で総合的に評価する。  履修要件  関連科目 ディジタル回路 , ディジタル回路 , 計算機工学  教 材 教科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社		[後期中間試験](2)						
10.入出力アーキテクチャ(2)       入出力装置について理解する。         11.入出力制御(2)       D2:1,2         13.通信制御(2)       通信アーキテクチャについて理解する。         21.2       後期期未試験         15.試験の返却と解答(2)         評価方法       試験70%,レポート・小テスト30%の比率で総合的に評価する。         履修要件       関連科目         第本科書:柴山潔著「コンピュータアーキテクチャの基礎」近代科学社								
11.入出力制御(2)       人出力装置について埋解する。         12.通信アーキテクチャ(2)       通信アーキテクチャについて理解する。         13.通信制御(2)       D2:1,2         後期期末試験       15.試験の返却と解答(2)         評価方法       試験 7 0%, レポート・小テスト 3 0 %の比率で総合的に評価する。         履修要件       関連科目         労・アイジタル回路       ディジタル回路         教科書:柴山潔著「コンピュータアーキテクチャの基礎」近代科学社								
1 2 . 通信アーキテクチャ(2) 1 3 . 通信制御(2) 1 4 . ネットワークアーキテクチャ (2)  後期期末試験 1 5 . 試験の返却と解答(2)  評価方法 試験 7 0 % , レポート・小テスト 3 0 %の比率で総合的に評価する。  履修要件  関連科目 ディジタル回路 , ディジタル回路 , ディジタル回路 , 計算機工学 教 材 教科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社		10. 入出力アーキテクチャ(2)			入出力装			
通信アーキテクチャについて理解する。         13.通信制御(2)         後期期末試験         15.試験の返却と解答(2)         評価方法         試験70%,レポート・小テスト30%の比率で総合的に評価する。         履修要件         関連科目       ディジタル回路       ディジタル回路       ディジタル回路       計算機工学         教材       教科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社		1 1 . 入出力制御(2)						
1 4 . ネットワークアーキテクチャ(2)   後期期末試験   15 . 試験の返却と解答(2)   評価方法   試験70%, レポート・小テスト30%の比率で総合的に評価する。   履修要件   関連科目   ディジタル回路   , ディジタル回路   , ディジタル回路   , 計算機工学   教 材   教科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社		12.通信アーキテクチャ(2)			通信アー			
後期期末試験		13.通信制御(2)						
15.試験の返却と解答(2)  評価方法 試験70%,レポート・小テスト30%の比率で総合的に評価する。  履修要件  関連科目 ディジタル回路 ,ディジタル回路 , ディジタル回路 , 計算機工学  教 材 教科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社		14.ネットワークアーキテクチャ(2)						
15.試験の返却と解答(2)  評価方法 試験70%,レポート・小テスト30%の比率で総合的に評価する。  履修要件  関連科目 ディジタル回路 ,ディジタル回路 , ディジタル回路 , 計算機工学  教 材 教科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社								
評価方法 試験 7 0 % , レポート・小テスト 3 0 %の比率で総合的に評価する。   履修要件   関連科目  ディジタル回路 , ディジタル回路 , ディジタル回路 , 計算機工学   教    材    教科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社			477 hr					
履修要件 関連科目 ディジタル回路 , ディジタル回路 , 計算機工学 教 材 教科書: 柴山潔著「コンピュータアーキテクチャの基礎」近代科学社		15.試験の返却と 	<b>二解答</b> (2)					
関連科目 ディジタル回路 , ディジタル回路 , ディジタル回路 , 計算機工学 教 材 教科書:柴山潔著「コンピュータアーキテクチャの基礎」近代科学社	評価方法	試験70%,レポート・小テスト30%の比率で総合的に評価する。						
教 材 教科書:柴山潔著「コンピュータアーキテクチャの基礎」近代科学社	履修要件							
	関連科目	ディジタル回路 , ディジタル回路 , 計算機工学						
備考	教 材	教科書:柴山潔著「コンピュータアーキテクチャの基礎」近代科学社						
	備考							