

科目名	電子回路Ⅰ Electronic CircuitsⅠ			担当教員	清水 共		
学年	3 年	学 期	通年	履修条件	必修	単位数	2
分野	専門	授業形式	講義	科目番号	11C03_30140	単位区別	履修
学習目標	電子回路の基本であるダイオード、トランジスタの動作原理と基本特性を理解する。増幅回路の構成及び動作原理を理解する。回路設計や回路解析に欠かせない等価回路による解析手法を習得する。						
進め方	板書での講義を中心として行う。講義で学んだことを演習・レポートにより復習し習熟度を高める。						
学習内容	学習項目（時間数）			学習到達目標			
	1. 電気回路と電子回路(2) 2. アナログ回路とデジタル回路(2) 3. 線形回路と非線形回路(2) 4. ダイオードとトランジスタ(2) 5. トランジスタの動作原理(2) 6. トランジスタの特性(2) 7. トランジスタの増幅原理(2) ----- [前期中間試験](2)			電子回路に用いられる素子と機能を理解する。 D2:1 ダイオードの構造，動作原理，特性を理解する。D2:13 トランジスタの構造，動作原理，特性を理解する。 D2:13			
	8. トランジスタの接地方式(2) 9. 動作点と増幅度(2) 10. 各パラメータと等価回路(2) 11. h パラメータによる等価回路と増幅度(2) 12. T 型等価回路と増幅度(2) 13. h パラメータと T 型等価回路定数の関係(2) 14. 増幅回路の特性を表す諸量(2) ----- 前期末試験			トランジスタの各種接地方式と増幅の原理を理解し，増幅度の計算ができる。 D2:12 h パラメータの意味を理解する。 D2:1 T 形等価回路の意味を理解する。 D2:1 h パラメータによる入出力抵抗の計算ができる。 D2:2			
	15. 試験返却・解説(2) 16. h パラメータによる入出力抵抗(2) 17. T 型等価回路定数による入出力抵抗(2) 18. 各種接地回路の入出力抵抗の比較(2) 19. バイアス回路と安定指数(4) 20. 各種バイアス回路の安定指数(2) 21. FET の特徴(4) ----- [後期中間試験](2)			トランジスタの各種バイアス回路及び安定指数の意味を理解する。 D2:12 各種接地回路の入出力抵抗を整理できる。D3:1			
	22. JFET の動作原理と特性(2) 23. JFET のバイアス方法(2) 24. JFET の等価回路(2) 25. RC 結合 1 段増幅回路 1(2) 26. RC 結合 1 段増幅回路 2(2) 27. RC 結合 2 段増幅回路 1(2) 28. RC 結合 2 段増幅回路 2(2) ----- 後期末試験			FET の構造，動作原理，特性を理解する。 D2:1 JFET の特徴を理解する。 D2:1 RC 結合低周波増幅回路の増幅度の計算ができる。 D2:3			
	29. 試験返却・解説(2)						
評価方法	試験を 70%，レポートと演習等を 30% の比率で評価する。						
履修要件	特に無し						
関連科目	電気回路Ⅰ，Ⅱ，電子回路Ⅱ						
教 材	教科書：須田健二，土田英一著「電子回路」コロナ社						
備 考	特に無し						