

科目名	デジタル回路 I Digital Circuits I			担当教員	河田 進			
学 年	2年	学 期	通年	履修条件	必修	単位数	2	
分 野	専門	授業形式	講義	科目番号	11237004	単位区別	履修	
学習目標	デジタル技術の基本である情報や数の表現方法および論理関数を理解し、論理回路設計に必要な基本的能力を養う。また、代表的な組合せ回路と順序回路について、その回路構成や動作を学習し、論理回路についての理解を深める。							
進め方	デジタル回路の基礎となる科目であるため、各自が教科書で自主的に学習できるように、教科書主体で教科書にそった講義を行う。講義毎に小テストを行うとともに、適宜演習を行う。また定期的に集中した課題演習を行い、習熟度を増すようトレーニングする。							
学習内容	学習項目 (時間数)			学習到達目標				
	1. ガイダンス、数の表現と基数変換 (2) 2. 10進数,2進数,8進数,16進数の基数変換 (2) 3. 2進数, 8進数, 16進数の加減算 (2) 4. 補数表現と補数加算 (2) 5. 符号付き2進数 (2) 6. 符号体系と誤り検出 (2) 7. 演習 (2) [前期中間試験] (1)			デジタル回路における情報の表現方法、数の表現方法を理解し、基数変換や、2進数、8進数、16進数の加減算が行える。 D2:2, D5:1				
	8. 答案返却・解答、ブール代数の基本則 (2) 9. 論理演算と論理記号 (2) 10. 加法標準形と乗法標準形 (2) 11. 標準形と真理値表 (2) 12. カルノー図の考え方 (2) 13. カルノー図による簡単化 (2) 14. ドントゲ項を利用したカルノー図による簡単化 (2) 15. 演習 (2) 前期末試験			論理数学の基礎を理解し、ブール代数による論理演算が行える。 D2:2, D5:1 真理値表と標準形の関係を理解し、真理値表から標準形を求められる。 D2:2, E2:1, D5:1 カルノー図および Q-M 法による簡単化が行える。 D2:2, E2:1, D5:1				
	16. 答案返却・解答、Q-M法の考え方 (2) 17. Q-M法による簡単化 (2) 18. 半加算器と全加算器、比較器 (2) 19. エンコーダ・デコーダ (2) 20. フリップフロップ (FF)概要, SR-FFの回路と動作 (2) 21. T-FF・JK-FF・D-FFの動作 (2) 22. 演習 (2) [後期中間試験] (1)			半加算器等の基本的な論理回路の構成およびその動作を理解する。 D2:2, E2:1, D5:1				
	23. 答案返却・解答、状態遷移図の考え方 (2) 24. 各種FFの状態遷移図 (2) 25. 各種FFのタイミングチャート (2) 26. シフトレジスタ (2) 27. 非同期式 2^N 進カウンタ (2) 28. 同期式 2^N 進カウンタ (2) 29. 演習 (2) 後期末試験			フリップフロップを理解し、その状態遷移図とタイミングチャートが描ける。 D2:1, 2, E2:1, D5:1 簡単なシフトレジスタ、 2^N 進カウンタを理解し、そのタイムチャートが描ける。 D2:2, E2:1, D5:1				
	30. 答案返却・解答 (2)							
	評価方法	各定期試験の得点 80%、小テスト 10%、演習 10%の比率で総合評価する。 試験では、基本的専門知識をもとに、基本問題および応用問題を解けるかを評価する。 小テストおよび演習では、継続的に授業を復習し、基本的問題が解ける能力が身についているかを評価する。						
	履修要件	特になし						
	関連科目	デジタル回路 I (2年) → デジタル回路 II (3年), 電子回路 (3年), 基礎情報工学 (3年)						
	教 材	教科書: 浜辺隆二著 「論理回路入門」 森北出版						
備 考								