

科目名	電子回路 I Electronic Circuits I			担当教員	國井洋臣		
学 年	3 年	学 期	通年	履修条件	必修	単位数	2
分 野	専門	授業形式	講義	科目番号	13237008	単位区別	履修
学習目標	コンピュータや家電製品に代表される各種エレクトロニクス機器に組み込まれている半導体 IC などの構成要素であるトランジスタやダイオードの特性を理解させる。また、これらを使った各種の基本・応用アナログ回路および論理素子の内部回路を示し、さらに、オペアンプを使った応用回路についても平易に講述する。						
進め方	学習項目ごとに、それぞれの学習内容について講義する。また、学習項目に応じて課題を与え、レポートを提出させる。(1 学年、2 学年で使った電気の教科書に載っている様々な回路の電圧・電流値の算出計算をもう 1 度やってみる。特に、コンデンサの特性や回路内での動作は十分復習しておくこと。また、ダイオード、トランジスタは初めてなので授業後の復習を忘れないこと。)						
学習内容	学習項目 (時間数)			学習到達目標			
	1. 電子回路概説 (6) (1) 抵抗回路の電流、電圧 (2) 半導体とは、ダイオードの構造と動作			半導体の構造・仕組みを理解できる。 D2:1-3			
	2. 基本増幅回路 (8) (1) トランジスタの構造と動作、特性 (2) h パラメータと定格 (3) 簡単なトランジスタ増幅回路の計算演習			ダイオード、トランジスタの特性を理解できる。 D2:1-3			
	[前期中間試験] (2)						
	3. 試験の解答 (1) 4. 基本増幅回路 (3) (4) 電界効果トランジスタの種類と特性 5. 交流増幅回路 (10) (1) トランジスタの特性図とバイアス (2) 交流増幅回路の構成と動作 (3) 交流増幅回路の交流等価回路 (4) 周波数による増幅度の変化 (5) 交流増幅回路の増幅度等の算出			トランジスタ交流増幅回路の動作原理を理解できる。 D2:1-3 入出力インピーダンス、増幅度の算出ができる。 D2:1-3			
	前期末試験						
	6. 試験の解答 (1) 7. 負帰還増幅回路 (7) (1) 負帰還増幅回路の構成と動作 (2) 負帰還増幅回路の簡易等価回路 (3) 負帰還増幅回路の増幅度の算出 (4) 負帰還増幅回路の周波数特性、帯域 8. オペアンプ (6) (1) オペアンプを使った増幅回路 (2) オペアンプを使ったアナログ演算回路			負帰還増幅回路を理解できる。 D2:1-3 負帰還増幅回路の入出力インピーダンス、増幅度の算出ができる。 D2:1-3 負帰還増幅回路の周波数特性、帯域を理解できる。 D2:1-3 オペアンプの応用回路の動作を理解できる。 D2:1-3			
	9. 増幅度の計算演習 (2)						
	[後期中間試験] (2)						
	10. 試験の解答 (1) 11. TTL-IC の内部回路と動作 (2) 12. エミッタカプラー、シュミット回路の構成と動作 (2) 13. 発振回路 (オペアンプの回路含む) (1) 14. D/A コンバータの構成と動作 (2) 15. 変復調回路 (6) (1) 変復調方式・回路 (AM,FM,PM) (2) 変復調方式 (PCM) (3) AM 復調回路 (AM ラジオ)			TTL-IC の内部回路の動作を理解できる。 D2:1-3 発振回路を理解できる。 D2:1-3 D/A コンバータ回路を理解できる。 D2:1-3 各種変復調回路・方式、AM 復調回路を理解できる。 D2:1-3			
後期末試験							
16. 試験の解答 (2)							
評価方法	定期試験 90%、レポート、小テスト、ノートを 10% の比率で総合評価する。 ただし、定期試験の成績で十分評価できる者については定期試験を 100% とすることがある。						
履修要件	特になし。						
関連科目	基礎電気工学 (1 年)、電気回路 I (2 年)						
教 材	教科書：文科省検定 「電子回路」 コロナ社 必要に応じてプリントを配布する。						
備 考	特になし。						