

科目名	電子回路Ⅱ Electronic Circuits II			担当教員	月本 功		
学 年	4 年	学 期	通年	履修条件	選択	単位数	2
分 野	専門	授業形式	講義	科目番号	16236021	単位区別	履修
学習目標	各種半導体デバイスがどのような回路で利用されているのかを学び，電子回路についての理解を深める。具体的には半導体デバイスを応用した各種回路について回路構成や動作原理を学習し，電子回路設計に必要な半導体デバイスの応用方法や取り扱いについての知識を身につける。						
進め方	教科書を基に学習項目についての講義を行った後，定期的に課題演習を行う。また適宜，演習・小テストを行う。						
学習内容	学習項目（時間数）			学習到達目標			
	1. デジタル回路としての電子回路 (7) (1) スイッチとしてのトランジスタ (2) 電界効果トランジスタ (FET) (3) CMOS 回路の基礎 (4) パルス回路 2. 電力増幅回路 (6) (1) A 級電力増幅回路 (2) B 級電力増幅回路 3. まとめと演習 (2) ----- [前期中間試験] (1)			FET の特徴と等価回路を説明できる。 電力増幅回路の考えた方や特性を理解する。 D2:1 D2:1, 2			
	4. 答案返却・解答 (1) 5. 高周波増幅回 (8) (1) 同調増幅回路の基本 (2) LC 共振回路と IFT 6. 発振の原理, 各種発振回路 (4) 7. まとめと演習 (2) 前期末試験			高周波増幅回路の動作原理，基本動作を理解し，その回路解析ができる。 D2:1, 2, E2:1 発振回路の動作原理を理解する。 D2:1, E2:1			
	8. 発振増幅回路 (6) (1) CR 発振回路 (2) LC 発振回路 9. 変復調回路 (7) (1) 概要, 理論 (2) 変調回路と復調回路 10. まとめと演習 (2) ----- [後期中間試験] (1)			基本的な発振回路の種類を知り，その回路解析ができる。 D2:1, 2, E2:1 変復調回路の構成を理解し，その回路解析ができる。 D2:1, 2, E2:1			
	11. 差動増幅回路 (2) 12. オペアンプ (5) 13. 電源回路 (6) (1) 直流安定化電源回路 (2) スイッチング電源回路 14. まとめと演習 (2) 後期末試験			オペアンプの動作，特性を理解し，本的な使い方を身につける。 D2:1-2,E2:1-3 電源回路の動作原理を理解し，その回路解析ができる。 D2:1-3, E2:1			
	15. 答案返却・解答 (1)						
	評価方法						
	定期試験 80%，小テスト 10%，演習 10%の比率で総合評価する。 試験では専門知識を知っており基本問題が解けるか，回路動作を説明できるか，設計するための基礎知識を身につけているか，を評価する。小テスト, 演習およびレポートでは専門基礎力を評価する。						
	履修要件						
	特になし。						
	関連科目						
	電子回路Ⅰ（3 学年） → 電子回路Ⅱ（4 学年）						
	教 材						
	教科書：大類重範著 「アナログ電子回路」日本理工出版会 参考書：末松安晴他著「電子回路 新訂版」実教出版（電子回路Ⅰの教科書）						
	備 考						
第二級陸上無線技術士国家試験「無線工学の基礎」の科目免除には、本科目の単位取得が必要です。 オフィスアワー：毎火曜日放課後～17:00							