

科目名	計算機工学Ⅱ Computer Engineering II			担当教員	近藤祐史		
学 年	5 年	学 期	後期	履修条件	選択	単位数	1
分 野	専門	授業形式	講義	科目番号	12C05_30652	単位区別	履修
学習目標	電子制御工学において重要度を増す計算機工学(主に計算機システムのハードウェアを中心)に関する基本的な知識および理解力を習得させる。すなわち、計算機システム(演算装置、制御装置、記憶装置および入出力装置)の基礎に関する事項について学習し、計算機工学に関連する様々な要素を個別具体的に理解することを目標とする。						
進め方	教科書に沿って講義する。また、関連事項を調査し、レポートとして提出させる。適宜、練習問題・類題のレポート・小テストを課す。						
学習内容	学習項目（時間数）			学習到達目標			
	1. 授業ガイダンス, 計算機工学Ⅰの復習(2)			メモリについて理解する。 割り込みについて理解する。			
	2. メモリーアーキテクチャ(2)						
	3. 仮想メモリ(2)						
	4. キャッシュメモリ(2)						
	5. 割り込みアーキテクチャ(2)						
	6. 割り込みの動作(2)						
	7. 中間まとめ(2)						
	[後期中間試験](2)			パイプラインについて理解する。 入出力装置について理解する。 OSについて理解する。 ネットワークアーキテクチャについて理解する。			
	8. 試験の解答(2)						
9. パイプラインアーキテクチャ(2)							
10. 入出力アーキテクチャ(2)							
11. システムアーキテクチャ(2)							
12. ネットワークアーキテクチャ(2)							
13. コンピュータ設計(2)							
14. まとめ(2)							
後期期末試験							
15. 試験の解答(2)							
評価方法	試験を60%, レポート・小テスト等を40%の比率で評価する。						
履修要件	特になし						
関連科目	デジタル回路Ⅰ（2年）→デジタル回路Ⅱ（4年）→デジタル回路Ⅲ（4年）→計算機工学Ⅰ（5年）						
教 材	教科書：堀桂太郎著「図解コンピュータアーキテクチャ入門」森北出版						
備 考	質問等は, kondoh@di.kagawa-nct.ac.jp へメールしてください。						